公開実用 昭和53一141353

Best Available Copy



実用新案登録願(1)

(3,000円)

昭和

2. 4. 月4

日

特許庁長官 片 山 石 邮

1. 有案の名称

デンシ プ ヒントリッケコウゾウ 電子部品取付構造

2. 考 案 者

神奈川県川崎市幸区柳町10番地

トウキャウシシクラテン キ 東京芝浦電気株式会社柳町工場内

> タイ トウ タン ホ 斉 藤 哲 男

3. 実用新案登録出願人

住所 神奈川県川崎市幸区堀川町72番地

称(307) 東京芝浦電気株式会社

代表者 王 世 中二

岩田式夫

4. 代 理 人

任所 東京都港区芝西久保桜川町2番地 第17森ビル 〒 105 電話 03 (502) 3181 (大代表) 蒼

氏名 (5847) 弁理士 鈴 江 武 彦皇

(ほか2名)

52 046959

た式 (東 ※ 査 (東) 53-/4/353

1. 考案の名称

電子部品取付構造

2. 実用新案登録請求の範囲

多極ピンを有する電子部品の上記多極ピンを 重合状態にある複数枚のプリント基板のスルホ ール内に挿通させるとともに上記多極ピンとプ リント基板のパターンとを半田付けし、これら を機械的かつ電気的に接続するようにしたこと を特徴とする電子部品取付構造。

3.考案の詳細な説明

本考案は、たとえば集横回路等の多様ピンを有する電子部品を実装する場合の電子部品取付標準の改良に関する。

近年、情報の入力手段として、紙面に記録された文字を直接新取る光学的文字読取装置 (OCK)が開発され、多方面で実用化されている。このようなOCR の中にはヘンテイタイプと呼ばれるヘンドスキャナがあり、人間の手で持つて文字を読取る、いわゆる手持式光学的文

公開実用 昭和53-141353



字読取装置がある。 これらは人間の手に手軽に 持てる構成とするために非常に小形化され、特 にペン型のハンドスキャナの内部の部品実装に はかなりの労力を必要とする。

従来、集積回路等の多極ピンを有する電子部 品を実態する場合には、第1図に示すように1 枚のプリント基板aに電子部品bを取付け、ブ リント基板aの表裏に電子部品bのピンc…の 数だけハターン d …を形成する万法があるが、 との場合には電子部品 b に対するプリント基板 aの鰛(」が広くなり、被取付機器の外形を大き くしなければならないといつた欠点がある。そ こで、これを解決するために多層板の一面側に 電子部品を取付けるようにする方法が開発され た。しかし、とのような多層板を用いることは、 多層板を作るための技術的コストおよび多層板 自体のコストが非常に高価なものであり、シス テムとして安価なUCRを提供するためにはこ のような多層板を使用することは余り好ましく ないという問題点がある。



本考案は、上記學情にもとづきなされたもので、その目的とするところは、一般に使用されているプリント基板を複数枚使用して電子部品を取付けることにより実装上の外観の大きさには多層板と比較して変えることなく安価な電子部品取付構造を提供しようとするものである。

以下、本考案の一実施例を第2図および第3図にもとづいて説明する。図中1は多極ピン2…を有する電子部品としての集積回路であり、3a,3bは市場一般に使用されているブリント基板、4は無線板、5は半田付け部で示す。

公崩実用 昭和53—141353



3 a と同様にして絶縁板4の上面偶に重合させ、 多極ピン2…の先端部とパターン7…とを半田 付すすることになる。

以上のような取付構造により、外観上は多層板を用いたものと同等でしかも安価となる。また、パターンでいる2枚のブリント基板3a,3bの表張合せて4面に形成でき、ブリント基板3a,3bの幅も従来の前記第1図の ℓ1 ℓ2対して約半分の ℓ2 ℓ2することが可能となる。

をお、本考案の説明において、集積回路等の多極ピンを有する電子部品をハンドスキャータイプのOCR内部に実装する場合につが要求された。これに限らず他の装置で小形化が要求されている装置に採用してもよい。また使用となる。である。その他本考案の他本考案のでもよい。その他本考案の母になる。とは勿論である。

本考案は、以上説明したように、多種ピンを



4. 図面の簡単な説明

第1 図は従来の構成を示す概略的分解斜視図、 第2 図は本考案の一実施例を示す概略的分解斜 視図、第3 図は同実施例の取付状態を示す概略 的側面図である。

1 … 電子部品

2…多板ピン

3 a , 3 b … ブリント基板

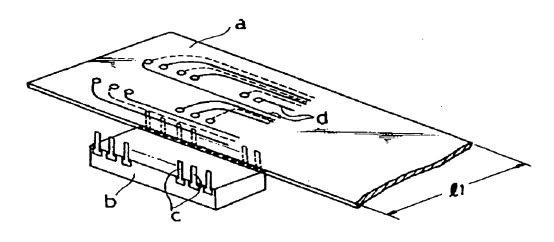
5 … 半田付付部

6 … スルホール

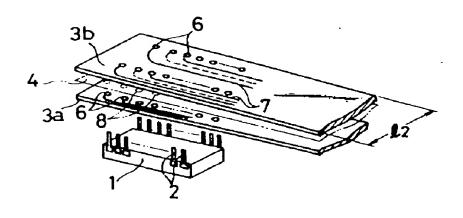
7 … バターン

公開実用 昭和53一141353

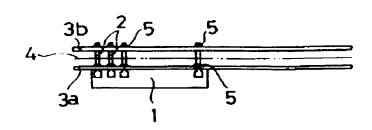
第 1 図



第 2 図



第 3 図



141353 50773025 772275

出 順 人 東京芝浦電気株式会社 代 理 人 鈴 江 武 彦 5 添付書類の目録

 (1) 委任状
 1 通

 (2) 明細醬
 1 通

 (3) 図面
 1 通

 (4) 類醬副本
 1 通

6 前記以外の考案者、実用新案登録出願人、代理人

代 理 人

Translation of Reference

Reference A: Laid-Open publication No. 53-141,353

As shown in Figs. 2 and 3, the invention of this reference comprises:

printed circuit boards 3a and 3b; each printed circuit board having a plurality of holes 6, and plurality of traces 7, each of the trace is connected with the corresponding one of the holes.

Fig. 1 is a perspective view of the prior art.

Fig. 2 is a perspective view of the invention of this reference.

Fig. 3 is a side view of the invention of this reference.

- 1. integrated circuit chip
- 2. pins of the chip
- 3a, 3b. printed circuit board
- 4. insulation layer
- 6. holes
- 7. traces
- 8. holes of the insulation layer

Fig. 2

第 2 図

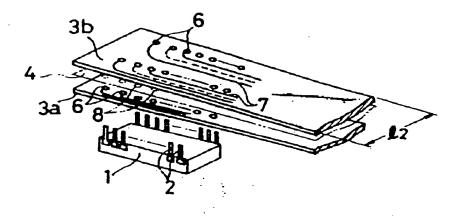
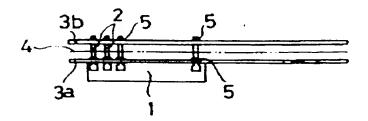


Fig. 3

第 3 図



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

OTHER:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.